

ÖZGEÇMİŞ

Adı Soyadı: Ertan Zencir

Doğum Tarihi: 17 Haziran 1974

Öğrenim Durumu:

Derece	Bölüm/Program	Üniversite	Yıl
Lisans	Elektrik-Elektronik Mühendisliği	Orta Doğu Teknik Üniversitesi	1995
Y. Lisans	Elektrik-Elektronik Mühendisliği	Orta Doğu Teknik Üniversitesi	1997
Doktora	Elektrik Mühendisliği	Syracuse University, A.B.D.	2003

Yüksek Lisans Tez Başlığı ve Tez Danışman(lar)ı:

A Fiber-optic Loop Memory Design Based on Optical CDMA (Danışman: Dr. Rüyal Ergül)

Doktora Tezi/S. Yeterlik Çalışması/Tıpta Uzmanlık Tezi Başlığı (özeti ekte) ve Danışman(lar)ı:

Design and Implementation of a Low-power SOI CMOS Receiver (Danışman: Dr. Ercüment Arvas, Eş-Danışman: Dr. Numan S. Doğan)

Görevler:

Görev Unvanı	Görev Yeri	Yıl
Araş. Gör.	Mühendislik Fakültesi, Elektrik-Elektronik Mühendisliği, Orta Doğu Teknik Üniversitesi	1995-1997
Araş. Gör.	LC Smith College of Engineering and Computer Science, Electrical Engineering Department, Syracuse University, A.B.D.	1997-2001
Uzm. Araş.	College of Engineering, Electrical Engineering, North Carolina A&T State University, A.B.D.	2001-2004
Yrd. Doç. Dr.	College of Engineering and Applied Science, Electrical Engineering, University of Wisconsin-Milwaukee, A.B.D.	2004-2005
Baş Tasarım Uzmanı	Radio Frequency Integrated Circuits Department, Nokia Mobile Phones, A.B.D.	2005-2006
Kd. Tasarım Bilim Adamı	Broadband RF Department, Broadcom Corp. , A.B.D.	2006-2011
Yrd. Doç. Dr.	İstanbul Şehir Üniversitesi	2010-2012
Yrd. Doç. Dr.	Türk Hava Kurumu Üniversitesi	2012→

Yönetilen Yüksek Lisans Tezleri:

Yönetilen Doktora Tezleri/Sanatta Yeterlik Çalışmaları:

Projelerde Yaptığı Görevler:

- 1.** MMIC teknolojisi kullanılarak mikrodalga-optik linki geliştirilmesi (USA Air Force Research Lab), 1998-1999, Araştırmacı
- 2.** Yer altına nüfuz edebilen radar anteni geliştirilmesi (USA Air Force Research Lab) 2000-2001, Araştırmacı
- 3.** NASA gezegenler arası robotik görevleri için düşük güç tüketen SOI CMOS alıcı-verici geliştirilmesi (NASA) 2001-2004, Uzman Araştırmacı
- 4.** CDMA2000 cep telefonu standardı için 0.18- μm SiGe BiCMOS entegre verici devresi geliştirilmesi (Nokia Inc.) 2005-2006, ArGe Tasarım Uzmanı
- 5.** 0.18- μm SiGe BiCMOS düşük-gürültülü yükselteç entegre devresi geliştirilmesi (Broadcom Corp.), 2006-2007, ArGe Tasarım Uzmanı
- 6.** 65-nm CMOS uydu alıcısı entegre devresi geliştirilmesi (Broadcom Corp.), 2007-2008, ArGe Tasarım Uzmanı
- 7.** 65-nm CMOS MoCA alıcısı entegre devresi geliştirilmesi (Broadcom Corp.), 2007-2008, ArGe Tasarım Uzmanı
- 8.** 40-nm CMOS MoCA alıcısı entegre devre geliştirilmesi (Broadcom Corp.), 2008-2009, ArGe Tasarım Uzmanı
- 9.** 65-nm CMOS DVB-T, ISDB-T alıcısı entegre devre geliştirilmesi (Broadcom Corp.), 2008-2009, ArGe Tasarım Uzmanı
- 10.** 40-nm CMOS DVB-T, ISDB-T alıcısı entegre devre geliştirilmesi (Broadcom Corp.), 2009-2010, ArGe Tasarım Uzmanı
- 11.** 40-nm CMOS doğrudan-örnekleyen (analog-dijital çevirici tabanlı) uydu alıcısı entegre devre geliştirilmesi (Broadcom Corp.), 2010-2011, Teknik Sistem Lideri
- 12.** 40-nm CMOS doğrudan-örnekleyen (analog-dijital çevirici tabanlı) uydu anahtarlı geçiş modülü entegre devre geliştirilmesi (Broadcom Corp.), 2010-2011, Teknik Sistem Lideri

Bilimsel Kuruluşlara Üyelikler:

IEEE Solid-State Circuits Society Üyesi
IEEE Üyesi

Ödüller:

1. NASA Onur Grubu Başarılı Bitirme Ödülü: Development of Low Power, Silicon-On-Insulator (SOI) Complementary Metal Oxide Semiconductor (CMOS) Transceiver Technology in Support of NASA Planetary Robotic Missions (2006)
2. Syracuse University doktora bursu (1997)
3. YÖK yurtdışı doktora bursu (1997-Kullanılmadı)

Son iki yılda verdiği lisans ve lisansüstü düzeydeki dersler (Açılmışsa, yaz_döneminde verilen dersler de tabloya ilave edilecektir):

Akademik Yıl	Dönem	Dersin Adı	Haftalık Saati		Öğrenci Sayısı
			Teorik	Uygulama	
2012-2013	Güz	Matematik I	4		52
	İlkbahar	Fizik II	3	2	28
		Analog Tümlleşik Devreler	3		35

ESERLER**A. Uluslararası hakemli dergilerde yayımlanan makaleler:**

- A1. E. Zencir**, D. Huang, A. Tekin, N. S. Dogan, and E. Arvas, "RF front-end circuits in 0.35- μ m Silicon on Insulator (SOI) CMOS," *Journal of Analog Integrated Circuits and Signal Processing*, vol. 45, no. 3, pp. 231-245, Dec. 2005.
- A2.** F. Gatta, R. Gomez, Y. J. Shin, T. Hayashi, H. Zou, J. Y. C. Chang, L. Dauphinee, J. Xiao, D. S.-H. Chang, T.-H. Chih, M. Brandolini, D. Koh, B.-J. Hung, T. Wu, M. Introini, G. Cusmai, **E. Zencir**, F. Singor, H. Eberhart, L. K. Tan, B. Currivan, L. He, P. Cangiane, P. Vorenkamp "An Embedded 65 nm CMOS Baseband IQ 48 MHz-1 GHz Dual Tuner for DOCSIS 3.0," *IEEE Journal of Solid State Circuits*, vol. 44, no.12, pp. 3511-3525, Dec. 2009.
- A3.** F. Gatta, R. Gomez, Y. Shin, T. Hayashi, H. Zou, J. Chang, L. Dauphinee, J. Xiao, D-H. Chang, T-H. Chih, M.Brandolini, D. Koh, B-J. Hung, T. Wu, M. Introini, G. Cusmai, **E. Zencir**, L. Tan, B. Currivan, L. He, P. Cangiane, K. Lai, J. Lin, D, Lakshminarasimhan, A. Hung, C. Dang, H. Vu, G. Zhong, P. Vorenkamp "An Embedded 65-nm CMOS Low-IF 48MHz-to-1GHz Dual Tuner for DOCSIS-3.0," *IEEE Communications Magazine*, vol. 48, no. 4, pp. 88-97, April 2010.

B. Uluslararası bilimsel toplantılarda sunulan ve bildiri kitabında (Proceedings) basılan bildiriler:

- B1.** A. Tekin, **E. Zencir**, D. Huang, W. Liu, N. S. Dogan, "A 700-MHz VCO using high-Q silicon on insulator (SOI) inductor," *IEEE Radio and Wireless Symposium*, pp. 427-429, Jan. **2006**.
- B2. E. Zencir**, A. Tekin, N. S. Dogan, E. Arvas, "A low-power DC-7-GHz SOI CMOS distributed amplifier," *IEEE International Symposium on Circuits and Systems*, vol. 1, pp. 605-608, May 2004.

- B3.** A. Tekin, **E. Zencir**, D. Huang, N. S. Dogan, E. Arvas, "A bias circuit based on resistorless bandgap reference in 0.35- μm SOI CMOS," *IEEE Midwest Symposium on Circuits and Systems*, vol. 1, pp. 149-152, Dec. 2003.
- B4.** A. Tekin, D. Huang, **E. Zencir**, J. Cothorn, N. S. Dogan, M. Ketel and A. Homaifar, "A 435-MHz 24-dBm class AB power amplifier in 0.5- μm standard CMOS," *IEEE Midwest Symposium on Circuits and Systems*, vol. 3, pp.1217-1219, Dec. 2003.
- B5.** **E. Zencir**, M. R. Yuce, T. Huang, J. Marks, N. S. Dogan, W. Liu, E. Arvas, "A low-power low-IF DDPSK receiver in 0.35- μm SOI CMOS technology," *IEEE Radio and Wireless Conference*, pp. 155-158, Aug. 2003.
- B6.** **E. Zencir**, T. H. Huang, N. S. Dogan, E. Arvas, "A low-power UHF differential LNA in 0.35- μm SOI CMOS," *IEEE Radio Frequency Integrated Circuits (RFIC) Symposium*, pp. 111-114, June 2003.
- B7.** **E. Zencir**, N. S. Dogan, E. Arvas, "A low-power 435-MHz SOI CMOS LNA and mixer," *IEEE MTT-S International Microwave Symposium*, vol. 1, pp. 555-558, June 2003.
- B8.** T. Huang, **E. Zencir**, N. S. Dogan, E. Arvas, "A 435MHz high-gain low-power LNA in 0.35 μm SOI CMOS," *IEEE Biennial University/Government/Industry Microelectronics Symposium*, pp. 116-119, June 2003.
- B9.** T. Huang, **E. Zencir**, M. R. Yuce, N. S. Dogan, W. Liu, E. Arvas, "A 22-mW 435MHz Silicon on Insulator CMOS high-gain LNA for subsampling receivers," *IEEE International Symposium on Circuits and Systems*, vol. 1, pp. 417-420, May 2003.
- B10.** **E. Zencir**, N. S. Dogan, E. Arvas, and Mohammed Ketel, "A low-power low-noise amplifier in 0.35- μm SOI CMOS technology," *IEEE International Symposium on Circuits and Systems*, vol. 1, pp. 293-296, May 2003.
- B11.** M. Ketel, **E. Zencir**, N. S. Dogan, E. Arvas, "MIPA detection procedures and estimation," *IEEE 35th Southeastern Symposium on System Theory*, pp. 376-380, March 2003.
- B12.** **E. Zencir**, N. S. Dogan, E. Arvas, "A low-power UHF RF frontend for a low-IF receiver," *IEEE International ASIC/SOC Conference*, pp. 331-335, Sep. 2002.
- B13.** **E. Zencir**, N. S. Dogan, E. Arvas, "A low-power CMOS mixer for low-IF receivers," *IEEE Radio and Wireless Conference*, pp. 157-160, Aug. 2002.
- B14.** **E. Zencir**, N.S. Dogan, E. Arvas, "A 10-mW 435-MHz differential CMOS LNA for low-IF receivers in space applications," *IEEE International Symposium on Circuits and Systems*, vol. 4, pp. 33-36, May 2002.
- B15.** T. Huang, **E. Zencir**, N. S. Dogan, E. Arvas, "A 22-mW 435-MHz differential CMOS high-gain LNA for subsampling receivers," *IEEE International Symposium on Circuits and Systems*, vol.4, pp. 29-32, May 2002.

B16. E. Zencir, N. S. Dogan, E. Arvas, "Modeling and performance of spiral inductors in SOI CMOS technology," *IEEE Canadian Conference on Electrical and Computer Engineering*, pp. 408-411, May 2002.

B17. E. Zencir, E. Arvas, R. Michalak, "A low-noise MMIC amplifier as a microwave-to-optics link," *International Symposium on Antenna Technology and Applied Electromagnetics*, pp. 510-514, July 2000.

C. Yazılan uluslararası kitaplar veya kitaplarda bölümler:

D. Ulusal hakemli dergilerde yayımlanan makaleler:

E. Ulusal bilimsel toplantılarda sunulan ve bildiri kitaplarında basılan bildiriler:

F. Diğer yayınlar:

F1. Patent: "Low noise amplifier with multiple inputs and multiple outputs", Publication number: US 2008/0116976 A1, Inventors: Sung-Hsien Chang, Juo-Jung Hung, Stephen Edward Krafft, **Ertan Zencir**, Stefano Bozzola, Ramon Alejandro Gomez